

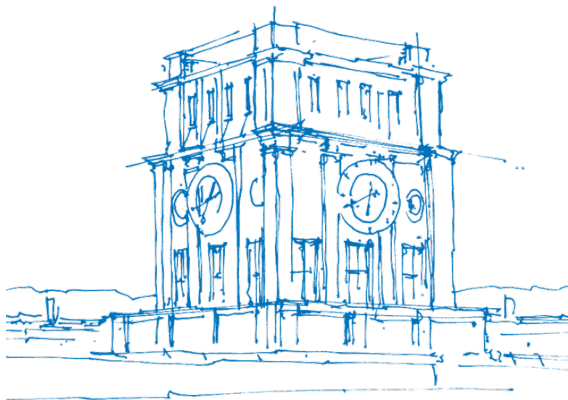
Einführung in die Rechnerarchitektur

VHDL

Lukas Hertel

Lehrstuhl für Rechnerarchitektur und Parallele Systeme
Fakultät für Informatik
Technische Universität München

24. Januar 2022



TUM Uhrenturm

Wiederholung zu Automaten

$M = (E, A, Q, \delta, \lambda)$

- **E** Eingangsalphabet
- **A** Ausgangsalphabet
- **Q** Zustandsraum/-menge
- δ Zustandsübergangsfunktion $\delta : E \times Q \rightarrow Q$
- λ Resultatsfunktion
- Moore Automat λ :
- Mealy Automat λ :

Verzögerung

Zustandsübergangsdigramm



Stop Signal

Zustandsübergangsdigramm

